

TI-EF12 - Standard Flyback Transformers



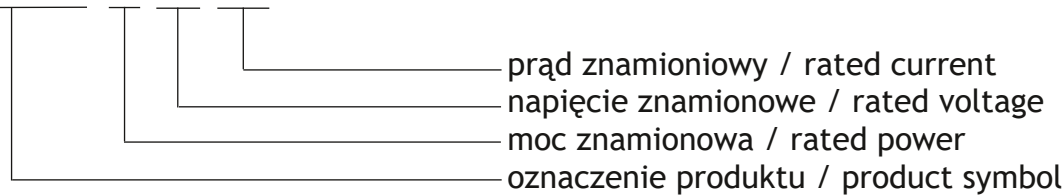
TI-EF12-3W-15V-0A2



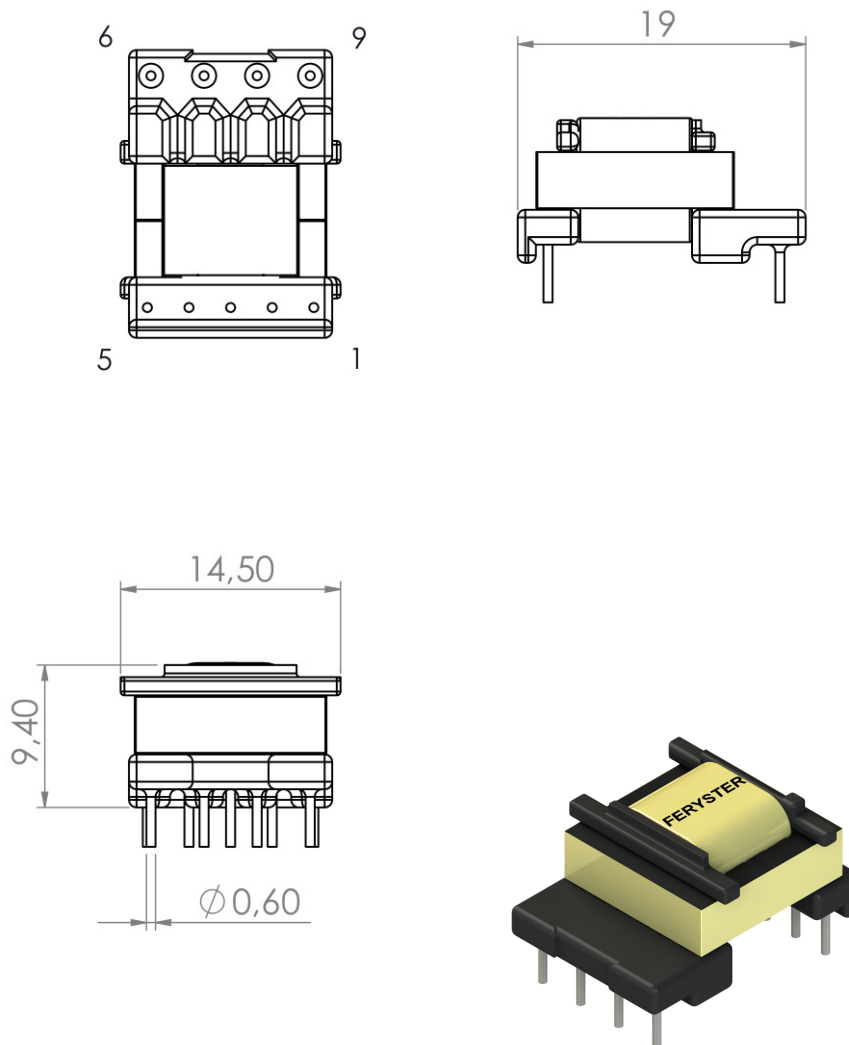
- małe ładowarki / small chargers
- zasilacze trybu czuwania / standby power supplies
- oświetlenie LED / LED lighting
- zasilacze dla przedwzmacniaczy (procesorów) audio / power supplies for audio preamplifiers (processors)
- urządzenia inteligentnego domu / intelligent home devices

KOD ZAMÓWIENIA / ORDERING CODE:

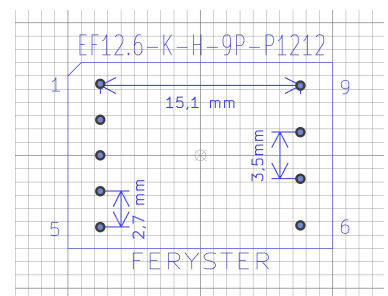
TI-EF12-3W-15V-0A2



WYMIARY / DIMENSIONS:



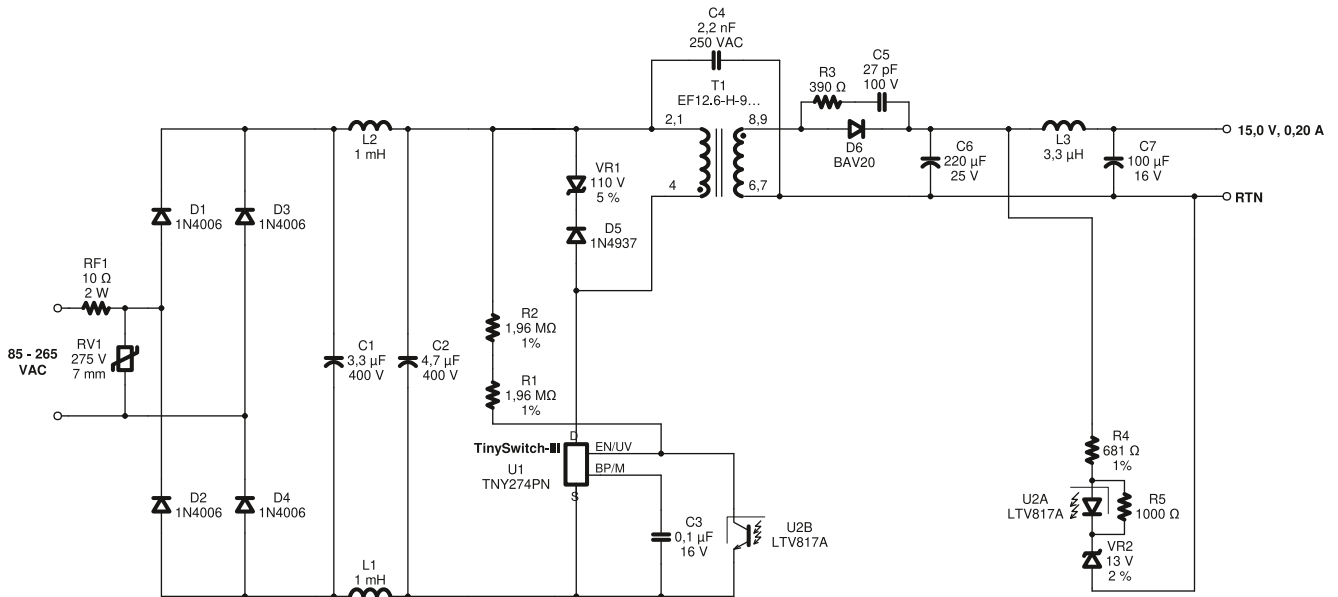
Widok z góry / Top view



WŁAŚCIWOŚCI ELEKTRYCZNE / ELECTRICAL PROPERTIES:

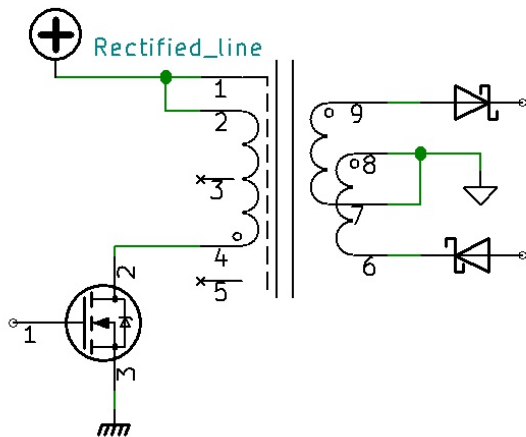
Parametr (Parameter)		Wartość (Value)			Jednostka (Unit)	Uwagi (Remarks)
Moc wyjściowa transformatora (Transformer output power)		3			W	
Częstotliwość pracy (Operating frequency)		132			kHz	
Topologia (Topology)		Flyback				
Zakres napięcia wejściowego (Input voltage range)		min	typ	max	V AC	
		85	-	265		
Maksymalne wypełnienie (Max. operating duty cycle)		-			%	
Napięcie wyjściowe (Output voltage)	Sec	15			V	
Indukcyjność uzwojenia pierwotnego (Primary inductance)		1160			μH	
Tolerancja indukcyjności uzwojenia pierwotnego (Primary inductance tolerance)		+	10		%	
		-	10			
Wytrzymałość izolacji (Dielectric strength)	Pri to Sec	4000			V AC	
Rezystancja uzwojeń (Winding resistance)	Pri	2090			mΩ	
	Sec	2x 393			mΩ	
Indukcyjność rozproszenia (Leakage inductance)	max	44			μH	100kHz/0,3V, all other windings shorted
Typ rdzenia (Core type)		E13/7/4			-	MnZn ferrite for power transformers
Przekładnia (Turns ratio)	Pri/Sec	5,75:1:1			-	
Klasa temperaturowa izolacji (Insulation temperature class)		B (130)			°C	
Zgodność z normą bezpieczeństwa (Safety standard compliance)		EN IEC 61558-1:2019-10			-	Reinforced insulation for working voltage 400V, overvoltage category II, pollution degree 2, class II.
Certyfikaty (Certificates)		 UL FER-130 EIS			-	UL E481059

TYPOWE ZASTOSOWANIA / TYPICAL APPLICATIONS:



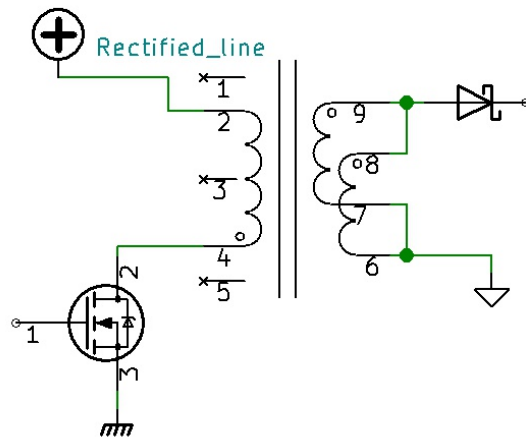
Rys. 1. Zasilacz 15V/3W dla uniwersalnego napięcia sieci

Fig. 1. 15V/3W power supply for universal line



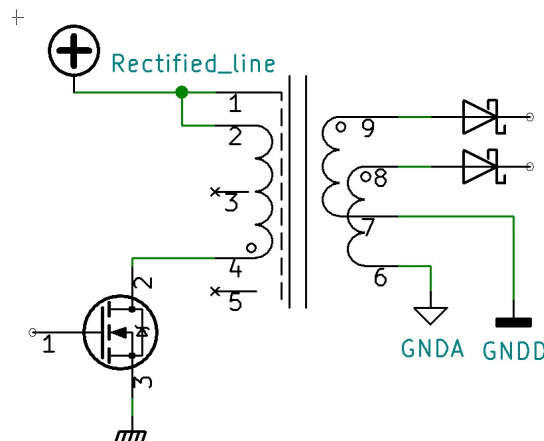
Rys. 2. Wyjście symetryczne $\pm 15V$, rdzeń ekranowany

Fig. 2. Symmetric $\pm 15V$ output, flux-band core shielding



Rys. 3. Wyjście pojedyncze, rdzeń nieekranowany

Fig. 3. Single output connection, w.o. core shielding



Rys. 4. Wyjście podwójne, izolowane

Fig. 4. Dual isolated output